

EMV Design in der IC Umgebung für ESD und Burst

Kurzbeschreibung

Heutige Integrierte Schaltkreise (IC) eine hohe Störempfindlichkeit hinsichtlich ihrer EMV, sowie deren interne Verarbeitungsgeschwindigkeit steigen immer weiter. Das besitzen mit sich. Schnelle Störimpulse, die in der Vergangenheit von den langsameren ICs noch nicht wahrgenommen wurden, können nun zu gravierenden Beeinträchtigungen führen, beispielsweise zu Signal- oder Funktionsfehlern.